



67211 - Control digital de etapas electrónicas de potencia

Guía docente para el curso 2010 - 2011

Curso: 1, Semestre: 1, Créditos: 4.0

Información básica

Profesores

- José Ignacio Artigas Maestre jiartiga@unizar.es

- Luis Ángel Barragán Pérez barragan@unizar.es

Recomendaciones para cursar esta asignatura

Se recomienda haber cursado o estar cursando la asignatura obligatoria “**Sistemas Electrónicos Avanzados**”.

Se recomienda tener conocimientos previos de diseño de circuitos digitales mediante metodologías y herramientas basadas en el uso del lenguaje **VHDL**.

Actividades y fechas clave de la asignatura

Planificación y calendario
Calendario de sesiones presenciales y presentación de trabajos
Se propone el siguiente calendario distribuido en 15 semanas teniendo en cuenta que en cada semana se dispone de 2 horas de clases magistrales y en 5 de ellas de 2 horas de laboratorio adicionales. Los informes de prácticas serán entregados mediante la herramienta Moodle dentro de la siguiente semana a la realización de cada práctica. El aula, laboratorio y horario concreto de las clases magistrales y de laboratorio aparecen en el calendario académico del centro. Asimismo, en éste se publica el calendario de exámenes.

Semana	Clases magistrales particip.	Laboratorio
1	Tema 1 (1 h) y Tema 2 (1 h)	
2	Tema 2	
3	Tema 2	
4	Tema 3	
5	Tema 3	
6	Tema 3	
7	Tema 4	Prác. 1
8	Tema 4	
9	Tema 4	Prác. 2
10	Tema 4	
11	Tema 5	Prác. 3
12	Tema 5	
13	Tema 5	Prác. 4-1
14	Tema 5	
15	Tema 5	Prác. 4-2

Referencias bibliográficas de la bibliografía recomendada