

# Máster en Ingeniería Electrónica

## 67223 - Diseño de sistemas electrónicos

Guía docente para el curso 2014 - 2015

**Curso: 1, Semestre: 2, Créditos: 6.0**

---

### Información básica

---

#### Profesores

- **Jesús Acero Acero** jacero@unizar.es

#### Recomendaciones para cursar esta asignatura

Se recomienda haber cursado o estar cursando la asignatura obligatoria "Sistemas electrónicos avanzados"

#### Actividades y fechas clave de la asignatura

El calendario detallado de las diversas actividades a desarrollar se establecerá una vez que la Universidad y el Centro hayan aprobado el calendario académico (el cual podrá ser consultado en la página web del centro).

A título orientativo:

- **Período de clases:** segundo cuatrimestre (Primavera).
- **Clases de teoría, problemas-casos y sesiones prácticas de laboratorio:** al inicio del cuatrimestre se determinarán las diferentes sesiones de cada tipo.
- **Entrega de trabajos:** se informará adecuadamente en clase de las fechas y condiciones de entrega.
- **Examen:** habrá un examen de 1<sup>a</sup> convocatoria y otro de 2<sup>a</sup> convocatoria en las fechas concretas que indique el centro.

---

### Inicio

---

#### Resultados de aprendizaje que definen la asignatura

**El estudiante, para superar esta asignatura, deberá demostrar los siguientes resultados...**

**1:**

Conoce y utiliza herramientas de simulación de sistemas electrónicos en los dominios de tiempo y frecuencia.

**2:**

Conoce y utiliza herramientas avanzadas de cálculo de propósito general para ayudar en el análisis y diseño de sistemas electrónicos avanzados.

**3:**

Conoce y utiliza la instrumentación propia de un laboratorio de sistemas electrónicos avanzados.

- 4:** Especifica y diseña sistemas electrónicos avanzados de acuerdo a la normativa que regula su diseño, producción, homologación, comercialización e instalación.
- 5:** Planifica y gestiona apropiadamente el desarrollo de proyectos que involucran sistemas electrónicos avanzados en algunas aplicaciones como por ejemplo industriales, domésticas, de telecomunicación y médicas.
- 6:** Expresa adecuadamente la metodología seguida y el diseño implementado.

## Introducción

### Breve presentación de la asignatura

“Diseño de sistemas electrónicos” es una asignatura que forma parte de la materia obligatoria del Máster Universitario en Ingeniería Electrónica. Es una asignatura de 6 créditos ECTS que equivalen a 150 horas totales de trabajo del estudiante.

Esta asignatura se orienta a la formación del estudiante de cara al trabajo de laboratorio de investigación, el desempeño de la actividad profesional, la realización del trabajo fin de máster o la tesis doctoral en el ámbito de la ingeniería electrónica. Para ello el alumno, con la supervisión del tutor asignado, se integrará en un grupo de investigación y será partícipe de la labor que en él se desarrolla. Se analizará la estructura de un trabajo de investigación, con especial énfasis en los apartados de búsqueda bibliográfica, planteamiento de objetivos, descripción de las innovaciones desarrolladas y realización de la memoria. Además, se trabajará con herramientas de análisis y simulación de propósito general de sistemas electrónicos. Estos contenidos e ilustrarán con ejemplos de aplicaciones industriales, domésticas, de telecomunicación y médicas.

---

## Contexto y competencias

---

### Sentido, contexto, relevancia y objetivos generales de la asignatura

#### La asignatura y sus resultados previstos responden a los siguientes planteamientos y objetivos:

La asignatura tiene por objetivo iniciar al estudiante en el trabajo en el laboratorio, la planificación y análisis de experimentos, el trabajo en equipo y en general todo el abanico de labores prácticas que conlleva el desempeño profesional o investigador Ingeniería Electrónica: proporcionar herramientas para el desarrollo de sistemas electrónicos, proporcionar pautas para la elaboración del trabajo fin de máster o la tesis doctoral. Estos objetivos están orientados a la formación práctica del alumno de cara a la actividad posterior a los estudios de máster. El planteamiento de la asignatura se oriente fundamentalmente al desarrollo final de productos electrónicos o a la difusión y documentación de proyectos en el ámbito electrónico.

#### Contexto y sentido de la asignatura en la titulación

Esta asignatura se enmarca dentro de la materia obligatoria del máster. Debido a su ubicación temporal, en el segundo cuatrimestre, esta asignatura se cursará de forma simultánea a la realización del trabajo fin de máster. Por ello es importante proporcionar herramientas y conocimientos encaminados a la realización de este trabajo, teniendo en cuenta que éstas sean de utilidad tanto para el desarrollo de la actividad profesional como para la realización de la tesis doctoral.

#### Al superar la asignatura, el estudiante será más competente para...

**1:**  
**COMPETENCIAS BÁSICAS:**

CB7. Que los estudiantes sepan aplicar los conocimientos adquiridos y su capacidad de resolución de problemas en entornos nuevos o poco conocidos dentro de contextos más amplios (o multidisciplinares) relacionados con su área de estudio.

CB8. Que los estudiantes sean capaces de integrar conocimientos y enfrentarse a la complejidad de formular juicios a partir de una información que, siendo incompleta o limitada, incluya reflexiones sobre las responsabilidades sociales y éticas vinculadas a la aplicación de sus conocimientos y juicios.

CB9. Que los estudiantes sepan comunicar sus conclusiones y los conocimientos y razones últimas que las sustentan a públicos especializados y no especializados de un modo claro y sin ambigüedades.

CB10. Que los estudiantes posean las habilidades de aprendizaje que les permitan continuar estudiando de un modo que habrá de ser en gran medida auto dirigido o autónomo.

**2: COMPETENCIAS GENERALES:**

CG1. Capacidad para el modelado físico-matemático, cálculo y simulación en centros tecnológicos y de ingeniería, particularmente en tareas de investigación, desarrollo e innovación en ámbitos relacionados con la Ingeniería Electrónica y campos multidisciplinares afines.

CG2. Capacidad para proyectar y diseñar productos, procesos e instalaciones en el ámbito de la Ingeniería Electrónica.

**3: COMPETENCIAS ESPECÍFICAS:**

CE4. Capacidad de especificar, caracterizar y diseñar componentes y sistemas electrónicos complejos en aplicaciones industriales y domésticas.

CE5. Capacidad de especificar, caracterizar y diseñar componentes y sistemas electrónicos complejos en aplicaciones de telecomunicación y médicas.

CE6. Capacidad de interpretar y aplicar las normativas para el diseño, fabricación, homologación y comercialización de productos, sistemas y servicios electrónicos.

**Importancia de los resultados de aprendizaje que se obtienen en la asignatura:**

Los conocimientos, aptitudes y habilidades adquiridos a través de esta asignatura, junto con los del resto del Máster en Ingeniería Electrónica, deben permitir al estudiante desarrollar las competencias anteriormente expuestas, así como abordar con garantías la realización de una tesis doctoral en el ámbito de la ingeniería electrónica, o desempeñar adecuadamente una labor profesional en el mencionado ámbito.

---

## Evaluación

---

### Actividades de evaluación

**El estudiante deberá demostrar que ha alcanzado los resultados de aprendizaje previstos mediante las siguientes actividades de evaluación**

**1: Evaluación de reuniones de seguimiento con el tutor y/o equipo de investigación:**

Se evaluarán las reuniones periódicas en las que el estudiante pondrá en común con el tutor y/o equipo de investigación la labor realizada. Se evaluará la presentación de la labor realizada, resultados obtenidos, dificultades, encontradas etc.

Esta actividad se calificará de 0 a 3 puntos (C1) y supondrá el 70% de calificación del estudiante en la asignatura.

**2: Valoración del trabajo asociado a la asignatura:**

Se evaluará el trabajo asociado a la asignatura, su contenido, originalidad y presentación.

Esta actividad se calificará de 0 a 7 puntos (C2) y supondrá el 70% de calificación del estudiante en la asignatura.

**3:**

**Calificación global:**

La asignatura se evaluará en la modalidad de **evaluación global** mediante las actividades anteriores.

La calificación global de la asignatura (sobre 10 puntos) será C1 + C2, siempre que C1 sea mayor o igual que 1 y C2 sea mayor o igual que 3. En otro caso, la calificación global de la asignatura será el mínimo entre C1 + C2 y 4. La asignatura se supera con una calificación global mayor o igual que 5 puntos sobre 10.

---

## **Actividades y recursos**

---

### **Presentación metodológica general**

**El proceso de aprendizaje que se ha diseñado para esta asignatura se basa en lo siguiente:**

La asignatura es de carácter práctico. El aprendizaje por el estudiante se basa en su actividad desarrollada en un grupo de investigación, de forma que su integración en el mismo le permita adquirir los hábitos y conocimientos necesarios para el desarrollo de una tesis doctoral o el desempeño profesional en el ámbito de la ingeniería electrónica.

### **Actividades de aprendizaje programadas (Se incluye programa)**

**El programa que se ofrece al estudiante para ayudarle a lograr los resultados previstos comprende las siguientes actividades...**

**1:**

**Actividades presenciales (2.4 ECTS, 60 horas):**

A03 Sesiones prácticas de laboratorio (56 horas)

Realización de prácticas en el laboratorio: manejo de equipos, utilización de herramientas informáticas, realización de experimentos. Análisis de resultados. Asistencia a reuniones del grupo de investigación en el que se integre el tutor.

A06 Tutela de trabajos (2 horas)

Tutela personalizada tutor-estudiante para los trabajos docentes.

A08 Pruebas de evaluación (2 horas)

La actividad de evaluación comprende las entrevistas de seguimiento, y la revisión de los trabajos y de las calificaciones.

**2:**

**Actividades no presenciales (3.6 ECTS, 90 horas):**

A06 Trabajos docentes (70 horas)

En esta actividad se realizará el trabajo asociado a la asignatura.

A07 Estudio (20 horas)

Esta actividad comprende el estudio personal necesario para lograr el seguimiento adecuado de la asignatura, la preparación de las prácticas y la preparación de examen.

# **Planificación y calendario**

## **Calendario de sesiones presenciales y presentación de trabajos**

Dado el carácter particularizado de la enseñanza de esta asignatura, el calendario de sesiones presenciales, de entrevistas y de presentación de trabajos se especificará para cada alumno de acuerdo con su profesor. En todo caso se ajustará al calendario académico del centro.

## **Materiales bibliográficos recomendados**

**1:**

### **Materiales docentes básicos:**

- Presentaciones disponibles en el Anillo Digital Docente: <http://moodle.unizar.es>

**2:**

### **Textos de referencia:**

- P. Horowitz, W. Hill: "The Art of Electronics". Cambridge University Press, 1989.
- Pease, R. A., "Troubleshooting analog circuits", Butterworth-Heinemann, 1991.
- S. E. Derenzo: "Practical Interfacing in the Laboratory: using a PC for instrumentation, data analysis and control", Cambridge Univ. Press, 2003.

## **Referencias bibliográficas de la bibliografía recomendada**

- Derenzo, S.E. Practical interfacing in the laboratory : using a PC for instrumentation, data analysis and control / S.E. Derenzo Cambridge University Press, 2003
- Horowitz, Paul. The art of electronics / Paul Horowitz, Winfield Hill . - 2nd ed., reimpr. 1997 Cambridge : Cambridge University Press, 1989 (imp. 1997)
- Pease, Robert A.. Troubleshooting analog circuits / Robert A. Pease Boston [etc.] : Butterworth-Heinemann, cop. 1993