

28820 - Tecnología electrónica II

Información del Plan Docente

Año académico	2016/17
Centro académico	175 - Escuela Universitaria Politécnica de La Almunia
Titulación	424 - Graduado en Ingeniería Mecatrónica
Créditos	6.0
Curso	3
Periodo de impartición	Primer Semestre
Clase de asignatura	Obligatoria
Módulo	---

1. Información Básica

1.1. Recomendaciones para cursar esta asignatura

El desarrollo de la asignatura de Tecnología Electrónica II, exige poner en juego conocimientos y estrategias, procedentes de asignaturas correspondientes a los cursos y semestres anteriores del Grado de Ingeniería Mecatrónica, relacionados con:

Matemáticas , Física , Química , Dibujo Técnico , Informática, Ingeniería Eléctrica y Tecnología Electrónica I

1.2. Actividades y fechas clave de la asignatura

Curso: 3º

Organización: Semestral (5º semestre)

Créditos ECTS: 6

Carácter: Obligatorio

Los 6 créditos ECTS corresponden a 150 horas estudiante, que estarán repartidas del modo siguiente:

- **48 horas de clase teórica:** 60% de exposición de conceptos y 40 % de resolución de problemas-tipo, a razón de 3 horas semanales salvo en las semanas con prueba de control que se reducirá una hora y en las semanas finales que se incrementan dos horas.
- **15 horas de prácticas tuteladas en ordenadores :** semanas 1ª a 15ª sesiones de 1 hora
- **15 horas de seminarios y tutorías grupales :** fundamentalmente para la preparación del bloque 4 (ver cuadro calendario en actividades y recursos)
- **66 horas de estudio personal :** a razón de 5 horas en cada una de las semanas 1ª a 12ª, reduciéndose a 2 horas en las tres semanas finales , para elaborar trabajos, realizar ejercicios, estudiar teoría, etc... (en el cuadro posterior de calendario se establece la distribución recomendada)
- **6 horas de pruebas de control** (3 controles de 2 horas), que se realizarán en las semanas: 3ª, 7ª y 12ª

28820 - Tecnología electrónica II

- A este cómputo de 150 horas se añadirán 3 horas de **prueba global de evaluación** , en dos convocatorias.

Según la estructura general del horario de la EUPLA, cada asignatura se organiza en sesiones de una o dos horas de duración, repartidas en dos o tres días diferentes de la semana. Se recomienda que las sesiones de prácticas se realicen en un mismo bloque de horas, preferentemente hacia el final de la mañana, dentro del cual puedan establecerse turnos si son necesarios. El horario definitivo, correspondiente a esta asignatura, será publicado en el mes de Julio

Dentro del semestre, las fechas más significativas para la asignatura Tecnología Electrónica II, se encuentran recogidas en el siguiente cronograma orientativo, pudiendo variar en función del desarrollo de la actividad lectiva.

Actividad lectiva

	1	2	3	4	5	6	7	8	9	10	11	12	13	14
Prueba 1- Bloque 1			X											
Prueba 2- Bloque 2							X							
Prueba 3- Bloque 3												X		
Seminarios/Tutorías				X	X	X		X	X	X	X		X	X
Trabajo bloque 4				P	P	P		E	ED	ED	E		D	D

P: propuesta de trabajos / E: entrega de trabajos / D: Defensa de trabajos

28820 - Tecnología electrónica II

Las pruebas de evaluación escritas, en el proceso de evaluación continua, estarán relacionadas con los temas siguientes:

— **Prueba 1** : Temas 1, 2 y 3

— **Prueba 2** : Temas 4, 5 y 6

— **Prueba 3** : Temas 7, 8 y 9

Las fechas de las pruebas globales de evaluación serán las publicadas de forma oficial en <http://www.eupla.es/secretaria/academica/examenes.html> .

Bibliografía

Bibliografía básica:

LLORIS A., PRIETO A., PARRILLA L. / Sistemas Digitales / Mc Graw-Hill 2003, ISBN: 84-481-2166-5

Bibliografía Complementaria:

Se puede consultar en los listados de biblioteca.

2.Inicio

2.1.Resultados de aprendizaje que definen la asignatura

El estudiante, para superar esta asignatura, deberá demostrar los siguientes resultados...

Explicar el comportamiento de los dispositivos electrónicos digitales (combinacionales y secuenciales), aplicando los principios y leyes lógicas fundamentales, utilizando vocabulario, símbolos y formas de expresión apropiadas.

Analizar el funcionamiento de los circuitos electrónicos típicos, que utilizan funciones digitales, describiendo su funcionamiento mediante tablas de verdad, tablas de funcionamiento y gráficas de ondas entrada-salida y funciones de transferencia.

Seleccionar y utilizar correctamente los componentes de un circuito electrónico digital, tanto en aplicaciones combinacionales como secuenciales, detallando su función en el bloque donde se utilizan.

Analizar e interpretar esquemas y planos de aplicaciones y equipos electrónicos de tecnología digital, comprendiendo la función de un elemento o grupo funcional de elementos en el conjunto, en base a la normativa existente.

Seleccionar e interpretar información adecuada para plantear y valorar soluciones a necesidades y problemas técnicos comunes en el ámbito de la Electrónica digital, con un nivel de precisión coherente con el de las diversas magnitudes que intervienen en ellos.

28820 - Tecnología electrónica II

Elegir y utilizar adecuadamente los aparatos de medida típicos en el Laboratorio Electrónico, valorando su campo de aplicación y grado de precisión.

Saber utilizar la metodología general y las herramientas de software apropiadas para trabajar en Electrónica digital aplicada.

2.2.Introducción

Breve presentación de la asignatura

La asignatura de Tecnología Electrónica II está orientada hacia el conocimiento de los fundamentos y aplicaciones de la electrónica digital

El alumno va a adquirir los conocimientos mínimos necesarios sobre los sistemas de numeración utilizados en la Electrónica digital y sobre los componentes digitales : puertas lógicas, funciones combinacionales, biestables y funciones secuenciales, con especial incidencia en los dispositivos lógicos programables (PLD) y su evolución.

El alumno también va a adquirir los conocimientos mínimos necesarios sobre técnicas de análisis de circuitos electrónicos digitales: identificando las diferentes Tecnologías de Fabricación e interpretando sus datos característicos; igualmente su descripción a nivel de bloques funcionales, mediante: la interpretación de documentación técnica, el uso de simuladores de circuitos y el manejo de instrumentos de laboratorio

El alumno adquirirá conocimientos básicos sobre el diseño e implementación de circuitos combinacionales que utilizan puertas lógicas, multiplexores y decodificadores, y también para establecer las arquitecturas internas de las funciones secuenciales contadores y registros en sus diversas configuraciones.

3.Contexto y competencias

3.1.Objetivos

La asignatura y sus resultados previstos responden a los siguientes planteamientos y objetivos:

El objetivo general de la asignatura consiste, en aportar los conocimientos necesarios para interpretar y resolver circuitos electrónicos digitales, especialmente en las áreas de circuitos combinacionales y circuitos secuenciales.

Para ello son necesarios el uso correcto de las aplicaciones informáticas más comunes para simulación de circuitos y de los aparatos de medida y alimentación de uso habitual en el laboratorio de electrónica, e igualmente interpretar correctamente la documentación técnica de los componentes utilizados.

Indicadores de que se han alcanzado los objetivos, serán: la capacidad de interpretar planos de equipos y aplicaciones electrónicas comerciales y también la capacidad de realizar esquemas electrónicos según la normativa y simbología apropiada, y finalmente la realización de informes técnicos sobre las actividades prácticas realizadas.

3.2.Contexto y sentido de la asignatura en la titulación

La asignatura de Tecnología electrónica II, forma parte del Grado en Ingeniería Mecatrónica que imparte la EUPLA, enmarcándose dentro del grupo de asignaturas que conforman el módulo denominado Electricidad y Electrónica. Se trata de una asignatura de tercer curso ubicada en el quinto semestre y de carácter obligatorio (OB), con una carga lectiva de 6 créditos ECTS.

28820 - Tecnología electrónica II

Se enmarca en la materia Tecnología Electrónica que tiene seis asignaturas asociadas, todas ellas de 6 créditos ECTS, de las cuales esta es la segunda que se propone en la secuencia temporal del plan de estudios, estando su contenido centrado en la Electrónica digital .

Tiene continuidad con la asignatura Tecnología electrónica I, también obligatoria (OB), que se cursa en el cuarto semestre centrada en la Electrónica analógica; ambas forman la base para otras tres asignaturas, igualmente obligatorias (OB) que se cursan en el sexto semestre: Electrónica de potencia, Instrumentación electrónica y Sistemas electrónicos programables.

Como se ha indicado las cinco asignaturas citadas, tienen carácter obligatorio, la oferta de formación en Tecnología Electrónica se completa con la asignatura del octavo semestre Instrumentación avanzada de carácter optativo(OP).

3.3.Competencias

Al superar la asignatura, el estudiante será más competente para...

El conocimiento de los fundamentos de la electrónica (EI05)

Interpretar y resolver circuitos electrónicos digitales que utilizan puertas lógicas y funciones combinacionales (EE03 y EE04)

Interpretar y resolver circuitos y sistemas electrónicos digitales que utilizan funciones secuenciales (EE03 y EE04)

(GI03): Conocimientos en materias básicas y tecnológicas que le capaciten para el aprendizaje de nuevos métodos y teorías, y le doten de versatilidad para adaptarse a nuevas situaciones.// (GI04): Capacidad para resolver problemas con iniciativa, toma de decisiones, creatividad, razonamiento crítico y de comunicar y transmitir conocimientos, habilidades y destrezas en el campo de la Ingeniería Industrial.// (GI05): Capacidad para el manejo de especificaciones, reglamentos y normas de obligado cumplimiento.//

(GC02): Interpretar datos experimentales, contrastarlos con los teóricos y extraer conclusiones.// (GC03) : Capacidad para la abstracción y el razonamiento lógico.// (GC04): Capacidad para aprender de forma continuada,// (GC05): Capacidad para evaluar alternativas.// (GC06): Capacidad para adaptarse a la rápida evolución de las tecnologías.// (GC07): Capacidad para liderar un equipo así como ser un miembro activo del mismo.// (GC08): Capacidad para localizar información técnica, así como su comprensión y valoración.// (GC09): Actitud positiva frente a las innovaciones tecnológicas. (GC10): Capacidad para redactar documentación técnica y para presentarla con ayuda de herramientas informáticas adecuadas.// (GC11): Capacidad para comunicar sus razonamientos y diseños de modo claro a públicos especializados y no especializados.// (GC14): Capacidad para comprender el funcionamiento y desarrollar el mantenimiento de equipos e instalaciones mecánicas, eléctricas y electrónicas.// (GC15): Capacidad para analizar y aplicar modelos simplificados a los equipos y aplicaciones tecnológicas que permitan hacer previsiones sobre su comportamiento.// (GC16): Capacidad para configurar, simular, construir y comprobar prototipos de sistemas electrónicos y mecánicos.// (GC17): Capacidad para la interpretación correcta de planos y documentación técnica.//

3.4.Importancia de los resultados de aprendizaje

Siendo la tercera asignatura que se imparte en el módulo de Electricidad y Electrónica, y que complementa a la asignatura Tecnología Electrónica I, (impartida en el curso y semestre anterior) centrada aquella en la Electrónica Analógica, se complementa en esta nueva asignatura con la Electrónica Digital; alcanzar buenos resultados en el aprendizaje, supondrá para el alumno un nivel base, que le facilitará el estudio de las demás asignaturas de este módulo que se imparten en semestres y/o cursos posteriores, especialmente en las de Electrónica de Potencia, e Instrumentación Electrónica.

28820 - Tecnología electrónica II

Aplicar los métodos descriptivos de tablas de verdad, mapas de estados y cronogramas a los esquemas digitales analizados, utilizando correctamente las principales magnitudes y unidades eléctricas, son imprescindibles en el ejercicio profesional del Ingeniero, para lo cual también se requiere la capacidad de interpretar documentación técnica: hojas de características de dispositivos electrónicos, manuales de aparatos, normativas, reglamentos, etc.

Analizar y resolver circuitos tanto de tipo combinacional como secuencial, son elementos esenciales en los conocimientos de Electrónica Digital y necesarios para cualquier desarrollo en el campo de la Mecatrónica, que han de ponerse de manifiesto al saber seleccionar los componentes y funciones más adecuados para el diseño de circuitos de aplicaciones digitales.

Conocer el manejo de los principales aparatos de medidas eléctricas: voltímetro, amperímetro, óhmetro, vatímetro, osciloscopio, etc. utilizados en el laboratorio de electrónica, así como los analizadores lógicos y adquirir destreza manual en montajes prácticos, permitirá al alumno afianzar los conceptos impartidos tanto en esta asignatura como en las demás que conforman el módulo de Electricidad y Electrónica.

4.Evaluación

El estudiante deberá demostrar que ha alcanzado los resultados de aprendizaje previstos mediante las siguientes actividades de evaluación

Actuaciones y procesos

La evaluación es elemento básico en el proceso de enseñanza-aprendizaje, puesto que permite, en cualquier momento de un período educativo, detectar el grado de consecución de los resultados de aprendizaje propuestos y, si procede, aplicar las correcciones precisas, debe entenderse como un proceso individualizado a lo largo de todo el período de enseñanza-aprendizaje, valorando prioritariamente las capacidades y habilidades de cada alumno, así como los rendimientos de los mismos.

Para adaptarse a la situación personal de cada alumno, el proceso evaluativo incluirá dos tipos de actuación:

— **Un sistema de evaluación continua**, que se realizará a lo largo de todo el período de aprendizaje.

— **Una prueba global de evaluación** que refleje la consecución de los resultados de aprendizaje, al término del período de enseñanza.

Estos procesos valorativos se realizara través de:

— Observación directa del alumno para conocer su actitud frente a la asignatura y el trabajo que esta exige (atención en clase, realización de trabajos encomendados, resolución de cuestiones y problemas, participación activa en el aula, etc.).

— Observación directa de las habilidades y destrezas en el trabajo de laboratorio.

— Comprobación de sus avances en el campo conceptual (preguntas en clase, comentarios en el aula, realización de exámenes, presentación de informes de prácticas, etc.).

— Realización periódica de pruebas orales y/o escritas para valorar el grado de conocimientos adquiridos, así como las cualidades de expresión que, a este nivel educativo, debe manifestar con amplia corrección.

28820 - Tecnología electrónica II

Sistema de evaluación continua

Siguiendo el espíritu de Bolonia, en cuanto al grado de implicación y trabajo continuado del alumno a lo largo del curso, la evaluación de la asignatura contempla el sistema de evaluación continua, como el más acorde para estar en consonancia con las directrices marcadas por el nuevo marco del EEES.

El sistema de evaluación continua culminará con la suma ponderada, de la calificación obtenida en cada uno de los cuatro bloques, que forman la estructura de contenidos de la asignatura, para lo cual será condición *asistir al menos al 80% de las actividades presenciales* (clases, prácticas, visitas técnicas, etc.) :

NOTA FINAL = Bloque 1 (15%) + Bloque 2 (30%) + Bloque 3 (35%) + Bloque 4 (20%)

La asignatura quedará superada cuando en esta **evaluación sumativa**, se obtenga una puntuación igual o superior a 5 puntos, teniendo en cuenta que la nota mínima de Bloque, para que sea incluida en la fórmula anterior, será de 3 puntos en los bloques 1 y 4, mientras que para los bloques 2 y 3 será de 4 puntos, cuando no se alcance esos mínimos el valor aplicado será 0 puntos. Previamente a la primera convocatoria el profesor notificará a cada alumno/a si ha superado o no la asignatura en función del nivel demostrado en el sistema de evaluación continua

En caso de no aprobar de este modo, el alumno dispondrá de dos convocatorias adicionales para hacerlo (prueba global de evaluación), por otro lado el alumno que haya superado la asignatura mediante esta dinámica, también podrá optar por la prueba global de evaluación, en primera convocatoria, para subir nota pero nunca para bajar. En ambos supuestos será obligatoria la materia de los bloques que no han superado la puntuación mínima y optativa la materia con puntuación superior. Cada nueva convocatoria supondrá la aplicación de la fórmula de nota final sustituyendo en ella los nuevos valores de nota de Bloque, y manteniendo los de aquellos bloques sobre los que no se realice prueba global de evaluación.

Para cada uno de los bloques de contenidos señalados (salvo indicación expresa), se controlarán los tipos de actividades que se describen a continuación, aplicando los criterios de valoración que se indican:

— **Ejercicios, cuestiones teóricas y trabajos propuestos** : Se valorará su planteamiento y correcto desarrollo, la redacción y coherencia de lo tratado, así como la consecución de resultados y las conclusiones finales obtenidas. Se tendrá en cuenta *la participación* activa del alumno/a, en las fichas-guion recogidas en el *trascuro diario* de las *sesiones* teóricas y la calificación de los ejercicios teóricos-prácticos propuestos en las fichas de desarrollo y entregados en plazo a través de los correspondientes buzones de Moodle. Todos los aspectos anteriores contribuirán en proporción (ajustable por el profesor) a la nota total de este tipo de actividad siendo valorados de 0 a 3 puntos. Su calificación final para cada Bloque será individual y supondrá el 20%, 25% o 30% en la nota del bloque correspondiente, según el criterio de asignación que más adelante se concreta

— **Prácticas de laboratorio**: En cada una de las prácticas se valorará la dinámica seguida para su correcta ejecución y funcionamiento, así como la problemática suscitada en su desarrollo. En la propuesta de Tareas para cada Bloque de prácticas (que se publicará en Moodle) se indican los aspectos de trabajo individual y en grupo que deben realizarse. La calificación de la memoria presentada, valorará, si los datos exigidos son los correctos y se ha respondido correctamente a las cuestiones planteadas. La calificación final para cada Bloque será de 0 a 10, tras una transformación mediante campana de Gauss de los puntos totales de cada alumno (suma de puntos individuales y de grupo) haciendo corresponder el valor 6 a la media de puntos de todos los alumnos/as y ajustando los valores superiores sumando la mitad de la desviación típica, mientras que para los valores inferiores se restará dicha mitad. Las prácticas suspendidas solo se repetirán en caso de no obtener la nota mínima del Bloque, de acuerdo con las orientaciones que se marquen en

28820 - Tecnología electrónica II

la acción tutorial. La nota de Prácticas supondrá el 30%, 35% o 40% en la nota del bloque correspondiente, según la orientación del final del apartado siguiente.

– **Prueba de evaluación escrita (para los Bloques 1 a 3)** : Consistirá en la resolución de un cuestionario tipo, maquetado en tabla Word, con espacio reducido para las respuestas, donde el alumno/a pondrá de manifiesto, mediante gráficos, textos, ecuaciones y/o cálculo, su dominio de los conceptos trabajados en cada bloque de materia. Las cuestiones harán referencia tanto a aspectos y elementos trabajados en las sesiones teóricas como en las prácticas. En su aplicación se tendrán en cuenta los siguientes aspectos:

– El número de estas cuestiones será variable (entre 4 y 8) por cada tema del bloque y una cuestión global (00: mapa conceptual del bloque).

– A criterio del profesor se asignarán aleatoriamente a los alumnos las cuestiones de número par o impar, por ejemplo en función de la ubicación del alumno en el aula donde se realice la prueba

– Cada cuestión se valorará con uno o dos puntos cada una (lo indicará el enunciado), hasta un total de 12 puntos por cada tema (o un mínimo de 6 con distribución aleatoria).

– La nota final para cada tema se obtendrá con la suma de puntos totales, correspondiendo la nota 10 al máximo valor posible (según número de cuestiones) y aplicando para las inferiores una escala progresiva de reducción o ampliación según corresponda.

– La nota del cuestionario se hará como media de la obtenida en los temas que abarque y se aplicará un incremento (*hasta 20%*) función de la cuestión 00 . La valoración de esta cuestión está condicionada por la participación activa en los Foros de Moodle (*como lo indica el Cuestionario*)

– La calificación obtenida en cada prueba supondrá el 50%, 40%, 30 % de la nota del bloque correspondiente, según el criterio que el propio alumno elegirá al resolver el Cuestionario (*de no marcar ninguno se aplicará el 50%*)

Para compensar la nota de estas pruebas, en especial para los Bloques 1 y 2, se podrán realizar trabajos específicos (*de rescate*), con atención tutorial del profesor, centrados en la resolución correcta de los elementos del cuestionario y su presentación dentro de los plazos fijados y en el soporte indicado (papel o informático). Para el Bloque 3 (salvo casos excepcionales), por su proximidad al final de curso, no se plantearán estos trabajos de compensación, pasando directamente a la prueba global de primera convocatoria.

28820 - Tecnología electrónica II

— **Actividades individuales en Foros Moodle (para los Bloques 1 a 3)** : Se tendrá en cuenta la participación activa del alumno/a, respondiendo a las propuestas planteadas por el profesor en el foro correspondiente a cada tema. Todas las aportaciones, contribuirán en la misma proporción a la nota de este tipo de actividad, siendo valorados de 0 a 2 puntos. El valor máximo final alcanzado, se tomará como índice de incentivo complementario, de hasta el 20%, sobre la nota obtenida con el conjunto de los otros tres tipos de actividad descritos anteriormente, y en función de este máximo se reducirán los porcentajes para los valores menores.

— **Actividades de grupo en clase (para el Bloque 4)** : En este bloque la prueba de evaluación escrita, se sustituye por la defensa y exposición pública, de la parte de materia que se haya asignado a cada grupo de alumnos. La valoración la harán los propios compañeros con un baremo de 1 a 5 puntos, entregando una ficha con las puntuaciones asignadas individualmente a cada miembro del grupo, al acabar cada sesión de exposición; sobre esta puntuación el profesor se reserva la potestad de rectificar hasta un 20% de la puntuación para evitar desviaciones; se valorará fundamentalmente su soltura y nivel técnico en la expresión oral, a la hora de presentar en público los trabajos. La media de puntos se trasladará a escala de 10. La calificación obtenida supondrá el 50% de la nota del Bloque 4.

El resumen a lo anteriormente expuesto, debe resaltarse el tratamiento diferente de los bloques 1, 2 y 3 frente al bloque 4 . Con las notas obtenidas en cada bloque se aplicará la fórmula anteriormente indicada, para obtener la **NOTA FINAL** que califica la asignatura.

La ponderación del proceso de calificación, de las diferentes actividades, en la que se ha estructurado el proceso de evaluación continua de la asignatura será la siguiente

BLOQUES 1, 2 y 3:

- Actividades en clase, ejercicios y trabajos propuestos : 20%, 25% o 30%
- Prácticas de laboratorio : 30%, 35% o 40%
- Pruebas de evaluación escritas : 50%, 40% o 30%

NOTA SIN INCENTIVOS = S (SUMA de los tres elementos anteriores)

- Actividades en FOROS Moodle : S x C% (Complemento HASTA 20%)

NOTA CON INCENTIVOS (para cada bloque) = S + (S x C%)

BLOQUE 4

- Ejercicios, cuestiones teóricas y trabajos propuestos = 20 %
- Prácticas de laboratorio = 30%
- Actividades de grupo en clase = 50%

NOTA PARA ESTE BLOQUE = S (SUMA de los tres elementos anteriores)

Prueba global de evaluación

28820 - Tecnología electrónica II

El alumno deberá optar por esta modalidad cuando, por su coyuntura personal, no pueda adaptarse al ritmo de trabajo requerido en el sistema de evaluación continua, y también cuando haya suspendido o quisiera subir nota habiendo sido participe de dicha metodología de evaluación.

La prueba global de evaluación tiene por finalidad comprobar si los resultados de aprendizaje han sido alcanzados y además contribuir a la adquisición de las diversas competencias, que siendo más fácilmente comprobables en la metodología de evaluación anterior, precisan que en esta prueba se realicen actividades más objetivas y específicas, si cabe.

La prueba global de evaluación, va a contar con el siguiente grupo de actividades calificables:

— **Prácticas de laboratorio** : Se tendrán que llevar a cabo integradas dentro del horario de la evaluación continua. Si esto no fuera posible se podrán realizar en horario especial de laboratorio a concretar durante el semestre. Deberán realizarse al menos la mitad de las indicadas para los bloques 2 y 3 , entregando un bloque de informes-memoria que se calificarán de 0 a 10 en cada una de las efectivamente realizadas y presentadas, siguiendo los mismos criterios que se han indicado para las prácticas del sistema de evaluación continua. Solo se incluirán en la nota final cuando su media de nota alcance al menos el valor de 5 , contribuirán con un 20 % a dicha nota

— **Ejercicios, cuestiones teóricas y trabajos propuestos** : En relación con los propuestos durante el desarrollo de la asignatura, tendrán que entregarse el mayor número posible de los que correspondan a los bloques 2 y 3 en la fecha fijada al efecto. El profesor podrá rechazar aquellos trabajos donde no quede demostrado el esfuerzo individual del alumno/a. El promedio de estos trabajos deberá alcanzar al menos la nota de 5 para ser incluidos en la nota final, esta actividad contribuirá con un 20 % a dicha nota

— **Examen escrito** : Dicha prueba será única con un cuestionario similar a los utilizados en las pruebas escritas de la evaluación continua, pero tendrá cuatro apartados, cada uno representativo de cada uno de los bloques. Para cada bloque se incluirán de 4 a 8 cuestiones , valorables cada una hasta 1 o 2 puntos (se indicará junto a cada enunciado), la nota cada Bloque se obtendrá por suma de puntos trasladada a escala de 10, mientras que la nota total del examen resultará de una suma ponderada sobre la alcanzada para cada bloque:

NOTA EXAMEN ESCRITO = Bloque 1(15%)+Bloque 2(30%)+Bloque 3(35%)+Bloque 4(20%)

La nota resultante del examen escrito contribuirá con un 60 % a la nota final de la asignatura.

El resumen a lo anteriormente expuesto, se presenta en la siguiente tabla de ponderación del proceso de calificación, de las diferentes actividades en la que se ha estructurado el proceso de evaluación final de la asignatura.

Para aquellos alumnos/as que hayan suspendido el sistema de evaluación continua, pero algunas de sus actividades, a excepción de las pruebas de evaluación escritas, las hayan realizado podrán promocionarlas a la prueba global de evaluación, pudiendo darse el caso de sólo tener que realizar el examen escrito.

Todas las actividades contempladas en la prueba global de evaluación, a excepción del examen escrito, podrán ser promocionadas a la siguiente convocatoria oficial, dentro del mismo curso académico.

5. Actividades y recursos

5.1. Presentación metodológica general

El proceso de aprendizaje que se ha diseñado para esta asignatura se basa en lo siguiente:

La presente asignatura de Tecnología Electrónica II se concibe como un conjunto de contenidos, pero distribuidos en **cuatro bloques**. El primer bloque, reúne conceptos básicos de la Electrónica Digital, sistemas de numeración, etc.. Los bloques segundo y tercero, forman el núcleo de la materia que la asignatura debe aportar a la formación del alumno/a. El bloque final, reúne otros conocimientos complementarios interesantes para completar la formación en Electrónica Digital.

Los tres primeros bloques se trabajarán bajo tres formas fundamentales y complementarias, estas son: los conceptos teóricos de cada unidad didáctica, la resolución de problemas o cuestiones y las prácticas de laboratorio, apoyadas a su vez por otra serie de actividades como tutorías y seminarios y se someterán a prueba de examen individual, independiente para cada uno de los bloques.

El cuarto bloque tendrá un tratamiento diferente, pues los alumnos/as trabajarán en grupo solo los apartados que previamente se les asignen, podrán manifestar sus preferencias pero todos los temas habrán de asignarse a algún grupo. Elaborarán materiales de presentación y defenderán su trabajo con una exposición pública, que será valorada en modo ponderado por el resto de alumnos y el profesor.

La interacción profesor/alumno, se materializa así, por medio de un reparto de trabajo y responsabilidades entre alumnado y profesorado. No obstante, se tendrá que tener en cuenta que en cierta medida el alumnado podrá marcar el ritmo de aprendizaje en función de sus necesidades y disponibilidad, siguiendo las directrices marcadas por el profesor.

La organización de la docencia, implica la participación activa del alumno, y se realizará siguiendo las pautas siguientes:

— **Clases teóricas**: Actividades teóricas impartidas de forma fundamentalmente expositiva por parte del profesor, de tal manera que se exponga los soportes teóricos de la asignatura, resaltando lo fundamental, estructurando los conceptos y relacionándolos entre sí.

— **Clases prácticas**: El profesor resuelve problemas o casos prácticos con fines ilustrativos. Este tipo de docencia complementa la teoría expuesta en las clases magistrales con aspectos prácticos.

— **Seminarios**: El grupo total de las clases teóricas o de las clases prácticas se puede o no dividir en grupos más reducidos, según convenga. Se emplearán para analizar casos, resolver supuestos, resolver problemas, etc. A diferencia de lo que sucede con las clases prácticas, el profesor no es protagonista, limitándose a escuchar, atender, orientar, aclarar, valorar, evaluar. Se busca fomentar la participación del alumno, así como tratar de facilitar la evaluación continua del alumnado y conocer el rendimiento del aprendizaje.

— **Prácticas de laboratorio**: El grupo total de las clases magistrales se dividirá en varios, según el número de alumnos/as matriculados, pero nunca con un número mayor de 20 alumnos, de forma que se formen grupos más reducidos. Los alumnos realizarán montajes, mediciones, simulaciones, etc. en los laboratorios en presencia del profesor de prácticas. Las prácticas se realizan en grupos de dos alumnos (o a lo máximo tres alumnos) por turno, aunque para los informes se puedan agrupar alumnos de dos o más turnos. Para cada bloque de materia, se entregarán enunciados orientativos de las tareas prácticas (obligatorias y optativas); además las normas de presentación de informes se concretarán en un documento orientativo, que se entregará al inicio de las actividades prácticas.

— **Tutorías grupales**: Actividades programadas de seguimiento del aprendizaje en las que el profesor se reúne con un grupo de estudiantes para orientar sus labores de aprendizaje autónomo y de tutela de trabajos dirigidos o que requieren un grado de asesoramiento elevado por parte del profesor.

28820 - Tecnología electrónica II

– **Tutorías individuales** : Son las realizadas a través de la atención personalizada, de forma individual, del profesor en el departamento. Tienen como objetivo ayudar a resolver las dudas que encuentran los alumnos, especialmente de aquellos que por diversos motivos no pueden asistir a las tutorías grupales o necesitan una atención puntual más personalizada. Dichas tutorías podrán ser presenciales

5.2.Actividades de aprendizaje

El programa que se ofrece al estudiante para ayudarle a lograr los resultados previstos comprende las siguientes actividades...

Actividades genéricas presenciales

– **Clases teóricas** : Se explicarán los conceptos teóricos de la asignatura y se desarrollarán ejemplos prácticos ilustrativos como apoyo a la teoría cuando se crea necesario.

– **Clases prácticas** : Se realizarán problemas y casos prácticos como complemento a los conceptos teóricos estudiados.

– **Prácticas de laboratorio** : Los alumnos serán divididos en varios grupos de no más de 20 alumnos/as, estando orientados por la acción tutorial del profesor.

– **Defensa y exposición de temas** : sobre los contenidos concretos que se asignen a cada grupo de alumnos, correspondientes al Bloque 4

Actividades genéricas no presenciales :

– Estudio y asimilación de la teoría expuesta en las clases magistrales.

– Comprensión y asimilación de problemas y casos prácticos resueltos en las clases prácticas.

– Preparación de seminarios, resolución de problemas propuestos, etc.

– Preparación de las prácticas de laboratorio, elaboración de los guiones e informes correspondientes.

– Preparación de las pruebas escritas de evaluación continua, y prueba global de evaluación.

Actividades autónomas tutorizadas :

Aunque tendrán más bien un *carácter presencial*, se han tenido en cuenta aparte por su idiosincrasia, estarán enfocadas principalmente a seminarios y tutorías bajo la supervisión del profesor.

Actividades de refuerzo :

De marcado *carácter no presencial*, a través de un portal virtual de enseñanza (Moodle) se dirigirán diversas actividades que refuercen los contenidos básicos de la asignatura. Estas actividades podrán ser personalizadas o no, controlándose su realización a través del mismo.

28820 - Tecnología electrónica II

Distribución temporal de una semana lectiva:

La asignatura está definida en la Memoria de Verificación del Título de Grado con un grado experimental bajo, por lo que las 10 horas semanales se distribuyen del siguiente modo:

- **Clases teórico-prácticas** : 3 horas (bloques 1, 2 y 3) y 5 horas (bloque 4) por semana
- **Prácticas de laboratorio** : 1 hora semanal para los cuatro bloques
- **Otras actividades** : 6 horas (bloques 1, 2 y 3) y 4 horas (bloque 4) por semana

Distribución temporal global :

La asignatura consta de 6 créditos ECTS, lo cual representa 150 horas de trabajo del alumno/a en la asignatura durante el semestre, es decir 10 horas semanales durante 15 semanas lectivas, que se distribuyen del siguiente modo:

- **48 horas de clase teórica**: 60% de exposición de conceptos y 40 % de resolución de problemas-tipo, a razón de 3 horas semanales salvo en las semanas con prueba de control que se reducirá una hora y en las semanas finales que se incrementan dos horas.
- **15 horas de prácticas tuteladas de laboratorio** : semanas 1ª a 15ª sesiones de 1 hora.
- **15 horas de seminarios y tutorías grupales** : para completar las actividades prácticas de cada bloque y en especial para la preparación del bloque 4 (ver cuadro calendario en actividades y recursos)
- **66 horas de estudio personal** : a razón de 4 horas en cada una de las semanas 1ª a 12ª reduciéndose a 2 horas en las tres semanas finales, para elaborar trabajos, realizar ejercicios, estudiar teoría, etc... (en el cuadro posterior de calendario se establece la distribución recomendada)
- **6 horas de pruebas de control** (3 controles de 2 horas), que se realizarán en las semanas: 3ª, 7ª y 12ª.

5.3.Programa

Los contenidos teóricos se articulan en base a cuatro bloques (números 1 a 4) precedidos de un bloque 0 de introducción a la Tecnología Electrónica Digital. La elección del contenido de los bloques se ha realizado buscando la clarificación expresa del objetivo terminal, de modo que con la unión de conocimientos incidentes, el alumno/a obtenga un conocimiento estructurado, asimilable con facilidad para los Ingenieros/as de Mecatrónica.

Cada uno de los bloques, esta formado por temas de asignación semanal, uno por cada una de las semanas del curso, dichos temas recogen los contenidos necesarios para la adquisición de los resultados de aprendizaje predeterminados.

BLOQUE 0 : INTRODUCCIÓN

- **Panorámica general de la Tecnología digital. Componentes, Funciones, Técnicas de fabricación, niveles de Integración.**
- **Mapas conceptuales**

BLOQUE 1 : INTRODUCCIÓN A LAS TÉCNICAS DIGITALES

1.- Elementos básicos de la tecnología digital

- Sistemas de numeración
- Códigos binarios
- Álgebra de Boole
- Puertas lógicas

2.- Circuitos Integrados Digitales

- Técnicas y procesos de fabricación
- Tecnologías y familias digitales. Interface
- Parámetros técnicos. Niveles lógicos, retardos, velocidad, etc.

3.- Métodos de diseño lógico combinacional

- Puertas lógicas: Métodos de Karnaugh.
- Circuitos integrados con función puerta lógica
- Circuitos integrados con función O-Exclusiva
- Función O-Exclusiva: Tableros de Venn
- Diseño e implementación de aplicaciones

BLOQUE 2 : ANÁLISIS Y DISEÑO DE CIRCUITOS LÓGICOS COMBINACIONALES

4.- Codificadores y Decodificadores

- Circuitos integrados con funciones Codificador-Decodificador
- Decoder: Sumatorios y lógica positiva-negativa
- Diseño e implementación de aplicaciones
- Decodificadores de BCD a 7 segmentos y ASCII

5.- Multiplexores y Demultiplexores

- Circuitos integrados con funciones Multiplexor-Demultiplexor
- Multiplexores: Tablas de asignación de estados
- Diseño e implementación de aplicaciones

6.- Otras funciones Combinacionales

- Comparadores
- Circuitos aritméticos
- Generadores-Detectores de paridad
- BLOQUE 3 : ANÁLISIS Y DISEÑO DE CIRCUITOS LÓGICOS SECUENCIALES
-

7.- Biestables básicos y sincronizados

- o Biestable RS y otros funcionamientos
- o Mapas de estado y símbolos
- o Diseño y cronogramas
- o Sincronización por niveles y por flancos
- o JK / Master-Slave
- o D / Edge-Triggered
- o Comportamientos modo T

8.- Contadores digitales y Registros digitales

- o Contadores asíncronos y contadores síncronos
- o Modos de cuenta. Procesos de diseño
- o Contadores secuenciadores. Contador universal
- o Registros de almacenamiento y de desplazamiento
- o Entradas serie / paralelo. Salidas serie / paralelo
- o Desplazamiento izquierda / derecha.
- o Registro Universal. Registro Acumulador.

28820 - Tecnología electrónica II

9.- Arquitecturas matriciales P.L.D y A.S.I.C.

- o Dispositivos lógicos programables (PLD)
- o Evolución de los PLD: PAL, PLA, GAL, Macro-celdas, ...
- o FPGA, LCA-RAM, EPLD, CPLD, ...
- o Procesos de desarrollo con PLD
- o Lenguajes de descripción del Hardware (HDL)
- o Circuitos integrados de aplicación específica (ASIC)
- o Gate-Array, Standar-Cell, Full-Custom

BLOQUE 4 : DISPOSITIVOS DIGITALES DE ALTA ESCALA DE INTEGRACIÓN

10.- Memorias semiconductoras

- o Arquitectura: Celdillas, Direccionamiento
- o Memorias volátiles : Estáticas y Dinámicas
- o Memorias no volátiles: de la ROM a la Flash

11.- Convertidores A/D y D/A

- o Convertidores Analógico Digital directos
- o Convertidores Analógico Digital realimentados
- o Convertidores Digital Analógico

12.- Sistemas de Cómputo

- o Microcomputadores
- o Microprocesadores
- o Controladores lógicos programables (PLC)

• Contenidos Prácticos

Cada bloque expuesto , lleva asociadas prácticas al respecto, ya sean mediante supuestos prácticos y/o trabajos de montaje físico o simulado conducentes a la obtención de resultados y a su análisis e interpretación. Conforme se desarrollen los temas se irán planteando dichas Prácticas, preferente en clase y además mediante la plataforma Moodle.

5.4.Planificación y calendario

Calendario de sesiones presenciales y presentación de trabajos

En la tabla siguiente, se muestra el cronograma orientativo que recoge el desarrollo de las actividades presentadas con anterioridad, pudiendo variar en función del desarrollo de la actividad docente.

Actividad	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	P	Horas
Bloque																	1

28820 - Tecnología electrónica II

0															
Bloque 1	2	2													5
Bloque 2			2	2	2	2									8
Bloque 3							2	2	2	2	2				10
Bloque 4												3	3	3	9
Práctica 1	1	1													3
Práctica 2			1	1	1	1									4
Práctica 3							1	1	1	1	1				5
Práctica 4												1	1	1	3
Prueba 1		2													2
Prueba 2						2									2
Prueba 3									2						2
Prueba Global															(3)
Seminarios/Tutorías	1	1	1				1	1	1	1		2	2	2	15
Ejercicios/Trabajos	1	1	1	1	1	1	1	1	1	1	1	2	2	2	15
Estudio personal	5	5	5	5	5	5	5	5	5	5	5	2	2	2	66

28820 - Tecnología electrónica II

Total 10 10 10 10 10 10 10 10 10 10 10 10 10 10 10 150

Las fechas de las **pruebas globales de evaluación** serán las publicadas de forma oficial en <http://www.eupla.es/secretaria/academica/examenes.html> . Se incluye su duración pero no se incluye en el cómputo de las 150 horas.

Las pruebas de evaluación escritas, en el **proceso de evaluación continua** , estarán relacionadas con los temas siguientes:

— **Prueba 1** : Temas 1, 2 y 3 (Bloque 1)

— **Prueba 2** : Temas 4, 5 y 6 (Bloque 2)

— **Prueba 3** : Temas 7, 8 y 9 (Bloque 3)

Los temas sobre los que se desarrollaran los trabajos del bloque 4 (Temas 10, 11 y 12) se asignarán durante el desarrollo del Bloque 2 (semanas 4ª a 7ª), llevándose a cabo su entrega hasta el final de la semana 12ª y la exposición durante las semanas finales (13ª a 15ª) , previamente en las semanas 9ª y 10ª se podrán hacer defensas en modo voluntario, en el transcurso de la asignatura se concretarán las fechas,

5.5. Bibliografía y recursos recomendados

Bibliografía:

- Lloris Ruíz, Antonio. Sistemas digitales / Antonio Lloris Ruíz, Alberto Prieto Espinosa, Luis Parrilla Roure . - 1ª ed.

28820 - Tecnología electrónica II

- en español Madrid [etc.] : McGraw Hill, D.L. 2003
- Tokheim, Roger L.. Electrónica digital : principios y aplicaciones / Roger L. Tokheim ; revisión técnica Felipe Antonio Trujillo fernández, Gloria Mata Hernández . - 7ª ed. México D. F. : McGraw-Hill Interamericana, cop. 2008
 - Blanco Viejo, Cecilio. Fundamentos de electrónica digital / Cecilio Blanco Viejo Madrid : Thomson, D.L. 2005
 - Pollán Santamaría, Tomás. Electrónica digital. III, Microelectrónica / Tomás Pollán Santamaría. - 3ª ed. Zaragoza : Prensas Universitarias de Zaragoza, 2007
 - Pollán Santamaría, Tomás. Electrónica digital. II, Sistemas secuenciales / Tomás Pollán Santamaría. - 2ª ed. Zaragoza : Prensas Universitarias de Zaragoza, 2007
 - Bueno Martín, Ángel. Componentes electrónicos :test de autoevaluación / Ángel Bueno Martín, Ana I. de Soto Gorroño, Oliver Bueno de Soto. - 1ªedición Barcelona : Marcombo, [2009]
 - Bueno Martín, Ángel. Circuitos e instrumentos electrónicos : test de autoevaluación : tomo II / Ángel Bueno Martín, Ana I. de Soto Gorroño, Oliver Bueno de Soto. - 1ªedición Barcelona : Marcombo, D.L. 2009
 - Carretero Montero, Alfonso. Electrónica / Alfonso Carretero Montero. - 1ªedición Editex, ; Pozuelo de Alarcón, Madrid :, 2009
 - Acha Alegre, Santiago. Electrónica digital :introducción a la lógica digital : teoría, problemas y simulación / Santiago Acha Alegre, coordinador ... [et al.] ; Adolfo Hilario Caballero ... [et al.]. - 1ªedición Madrid : Ra-ma, cop. 2002
 - Mano, Moshe Morris. Fundamentos de diseño lógico y computadoras / M. Morris Mano, Charles R. Kime ; traducción, David Morales Peake ; revisión técnica, Gabriel Guerrero . - 1ª ed. en español México [etc.] : Prentice-Hall Hispanoamericana, cop. 1998
 - Electrónica digital : aplicaciones y problemas con VHDL / José Ignacio Artigas Maestre, Luis Ángel Barragán Pérez, Carlos Orrite Uruñuela, Isidro Urriza Parroqué . Madrid [etc.] : Prentice Hall, D. L. 2002
 - Floyd, Thomas L.. Fundamentos de sistemas digitales / Thomas L. Floyd ; traducción, Mª José Gómez Caño ; revisión técnica, Eduardo Barrera López de Turiso . - 7ª ed. en español [sic.] Madrid [etc.] : Prentice Hall, D. L. 2000
 - Storey, Neil. Electrónica : de los sistemas a los componentes / Neil Storey Wilmington, Delaware : Addison-Wesley Iberoamericana, 1995
 - Mira, J. Electrónica analógica digital / J. Mira, A.E. Delgado. - 1ªedición Madrid : UNED, 1993
 - Circuitos electrónicos : discretos e integrados / Donald L.Schilling...[et al.] . - 3a.ed. Madrid [etc.] : McGraw-Hill, D.L.1994

Recursos:

Material	Soporte
Apuntes de teoría del temario	Papel/repositorio
Transparencias temario tradicionales	
Problemas temario	
Apuntes de teoría del temario	Digital/ Moodle
Presentaciones temario	Correo electrónico
Problemas temario	
Enlaces de interés	

28820 - Tecnología electrónica II

Software de simulación de circuitos digitales Multisim Software para desarrollo de PLD	Pc's laboratorio
Manuales técnicos	Papel/repositorio Digital/ Moodle
Ordenadores PC Placas de desarrollo FPGA Basys-2 Digilent Polímetros , Osciloscopios Generadores de Funciones Fuentes de Alimentación Componentes electrónicos discretos e integrados	Equipamiento del Laboratorio de Electrónica