

Información del Plan Docente

Año académico	2017/18
Centro académico	110 - Escuela de Ingeniería y Arquitectura
Titulación	436 - Graduado en Ingeniería de Tecnologías Industriales
Créditos	6.0
Curso	3
Periodo de impartición	Primer Semestre
Clase de asignatura	Obligatoria
Módulo	---

1. Información Básica**1.1. Introducción**

Breve presentación de la asignatura

La asignatura de Fundamentos de Electrónica forma parte del módulo denominado *Rama Industrial* del plan de estudios del Grado en Ingeniería de Tecnologías Industriales.

Se trata de una asignatura obligatoria de 6 ECTS cuyo objetivo es proporcionar al Graduado en Ingeniería de Tecnologías Industriales, el conocimiento y las habilidades relacionadas con los fundamentos electrónicos básicos. Debe servir también de base teórica y metodológica para el resto de materias relacionadas con la Electrónica de cursos superiores.

1.2. Recomendaciones para cursar la asignatura

Es recomendable que el alumno haya cursado la asignatura *Fundamentos de Electrotecnia* de tercer semestre.

1.3. Contexto y sentido de la asignatura en la titulación

La asignatura forma parte del módulo denominado Rama Industrial que cubre competencias de formación generales y específicas de la titulación del grado en Ingeniería de Tecnologías Industriales. Sirve de introducción para que el alumno aprenda los conceptos básicos de la electrónica necesarios para la comprensión de la asignatura Electrónica Digital y de Potencia perteneciente al módulo denominado Tecnologías Industriales.

1.4. Actividades y fechas clave de la asignatura

La asignatura se imparte en el primer semestre del tercer curso de la titulación.

Las fechas concretas de inicio y final de las clases, así como las fechas de realización de las prácticas de laboratorio, entrega de trabajos y exámenes se harán públicas al comienzo del curso, en función de los horarios fijados por el Centro.

2. Resultados de aprendizaje

2.1.Resultados de aprendizaje que definen la asignatura

El estudiante, para superar esta asignatura, deberá demostrar los siguientes resultados...

1. Identifica las aplicaciones y funciones de la electrónica en la Ingeniería.
2. Reconoce los componentes y dispositivos electrónicos básicos utilizados para las distintas funciones electrónicas.
3. Sabe utilizar las técnicas básicas de análisis de circuitos electrónicos analógicos.
4. Dimensiona y selecciona los componentes de una fuente de alimentación lineal.
5. Maneja los instrumentos propios de un laboratorio de electrónica básica y utiliza herramientas de simulación electrónica.

2.2.Importancia de los resultados de aprendizaje

El conocimiento y comprensión de la Electrónica, es imprescindible para el ejercicio de las competencias de un graduado en Ingeniería de Tecnologías Industriales, por lo que las capacidades adquiridas en esta asignatura serán de gran utilidad para su formación.

En una sociedad en la que la Electrónica es una piedra angular , los conceptos explicados en esta asignatura permitirán al alumno empezar a comprender las bases tecnológicas y funcionamiento de los múltiples dispositivos electrónicos que nos rodean.

La formación experimental en el laboratorio es insustituible para el graduado en Ingeniería de Tecnologías Industriales y le permite acercar los planteamientos teóricos a la realidad de los montajes experimentales.

La asignatura *Fundamentos de Electrónica* sienta las bases necesarias para acometer con éxito el resto de asignaturas relacionadas con la Electrónica que se imparten en la titulación.

3.Objetivos y competencias

3.1.Objetivos

La asignatura y sus resultados previstos responden a los siguientes planteamientos y objetivos:

El objetivo general de esta asignatura es proporcionar a los alumnos conocimientos básicos sobre Electrónica, así como presentarles la terminología habitual y capacitarles para el análisis de circuitos electrónicos sencillos.

Para ello se presentan los dispositivos electrónicos más habituales, estudiando en primer lugar su funcionamiento interno. A continuación se plantean las etapas más representativas de cada dispositivo y, finalmente, se introduce la metodología que permite el análisis de etapas electrónicas basadas en esos dispositivos.

3.2.Competencias

Al superar la asignatura, el estudiante será más competente para...

1. Resolver problemas y tomar decisiones con iniciativa, creatividad y razonamiento (C4).
2. Comunicar y transmitir conocimientos, habilidades y destrezas en castellano (C6).
3. Usar las técnicas, habilidades y herramientas de la Ingeniería necesarias para la práctica de la misma (C7).
4. Conocer los fundamentos de la electrónica (C22)

4.Evaluación

4.1.Tipo de pruebas, criterios de evaluación y niveles de exigencia

El estudiante deberá demostrar que ha alcanzado los resultados de aprendizaje previstos mediante las siguientes actividades de evaluación

1. Prácticas de Laboratorio (30%)

30022 - Fundamentos de electrónica

Se calificarán mediante observación del trabajo de los estudiantes en el laboratorio (capacidad de montaje, puesta en marcha de los circuitos, razonamiento circuital y manejo del simulador) y mediante análisis del trabajo preparatorio previo.

Calificación CL de 0 a 10 puntos, supondrá el 30% de la calificación global del estudiante.

El conocimiento y manejo del simulador se aborda en las prácticas con una primera sesión reglada que nos permita asegurar un mínimo conocimiento de la herramienta por parte de todos los alumnos, con sucesivos ejercicios relacionados con las siguientes prácticas y, finalmente, con una sesión en la que, de forma presencial, los alumnos demostrarán las capacidades adquiridas en este aspecto

2. Examen de cuestiones y ejercicios (CT) (70%)

Compuesto por cuestiones teórico-prácticas (NC), cuyo valor será del 40% de CT , y ejercicios (NE), cuyo valor será del 60% de CT , a realizar en las convocatorias oficiales. Calificación del examen de cuestiones y ejercicios (CT) de 0 a 10 puntos.

Supondrá el 70% de la calificación global del estudiante. Se valorará la corrección de las respuestas, los desarrollos, diseños y resultados numéricos.

Se exigirá una nota mínima de 2.5 puntos sobre 10 en la parte de cuestiones teórico-prácticas ($NC \geq 2.5$) y de 4.0 puntos sobre 10 en el total del examen de cuestiones y ejercicios ($CT \geq 4.0$).

La calificación final de la asignatura será: $0.3 \times CL + 0.7 \times CT$

En caso de no superarse la nota mínima en cualquiera de los apartados del examen de cuestiones y ejercicios, no se sumarán en la calificación final las calificaciones correspondientes al apartado 1 (prácticas de laboratorio (CL)) siendo entonces la calificación de la asignatura: CT

PRUEBA GLOBAL (CONVOCATORIAS OFICIALES)

En las dos convocatorias oficiales se realizará la evaluación global del estudiante. En ambas fechas se realizarán las siguientes pruebas:

- Examen de cuestiones ($NC = 40\% \text{ de } CT$) y ejercicios ($NE = 60\% \text{ de } CT$): calificación CT de 0 a 10 puntos (70%). Se exigirá una nota mínima de 2.5 puntos sobre 10 en la parte de cuestiones teórico-prácticas ($NC \geq 2.5$) y de 4.0 puntos sobre 10 en el total del examen de cuestiones y ejercicios ($CT \geq 4.0$).

- Examen de laboratorio: calificación CL de 0 a 10 puntos (30%). El examen consistirá en la implementación y simulación de circuitos similares a los desarrollados durante el curso en las sesiones de prácticas de laboratorio. Se valorará la metodología de diseño, el funcionamiento del circuito y el manejo del instrumental de laboratorio y de la herramienta de simulación.

Por necesidades de preparación de la logística asociada al examen de laboratorio, para asistir al mismo se requerirá

30022 - Fundamentos de electrónica

solicitud previa por parte del alumno en el plazo que se comunicará en clase.

La calificación global de la asignatura será :

$$0.3 \times CL + 0.7 \times CT$$

En caso de no superarse la nota mínima en cualquiera de los apartados del examen de cuestiones y ejercicios, no se sumarán en la calificación final las calificaciones correspondientes al apartado 1 (prácticas de laboratorio (CL)), siendo entonces la calificación de la asignatura: CT .

La asignatura se supera con una calificación global de 5 puntos sobre 10.

5. Metodología, actividades, programa y recursos

5.1. Presentación metodológica general

El proceso de aprendizaje que se ha diseñado para esta asignatura se basa en lo siguiente:

El proceso de enseñanza se desarrollará en tres niveles principales: clases de teoría, problemas y laboratorio, con creciente nivel de participación del estudiante.

- En las clases de teoría se expondrán las bases teóricas de los sistemas electrónicos, ilustrándose con numerosos ejemplos.
- En las clases de problemas se desarrollarán problemas y casos tipo con la participación de los estudiantes.
- Se desarrollarán prácticas de laboratorio en grupos reducidos, donde el estudiante montará y comprobará el funcionamiento de circuitos electrónicos analizados en clase.

El material para el desarrollo de la asignatura estará disponible en la plataforma virtual "Moodle" de la Universidad de Zaragoza desde la que el alumno podrá descargarse los siguientes documentos:

- Presentación de la asignatura incluyendo: datos de contacto de los profesores, horarios de tutorías, docencia, prácticas y fechas de evaluación; criterios de calificación de las distintas actividades de evaluación; descripción de los objetivos y programa de asignatura así como las referencias bibliográficas más relevantes.
- Transparencias de las clases magistrales
- Guiones de las sesiones prácticas y guía descriptiva del instrumental de laboratorio.
- Recopilación de hojas de características de los componentes principales de las sesiones prácticas utilizados en la actividad de evaluación.
- Recopilación de cuestiones de carácter teórico-práctico de apoyo a la actividad de evaluación.

30022 - Fundamentos de electrónica

-Recopilación de problemas de apoyo a la actividad de evaluación.

-Recopilación de exámenes de cursos previos con sus soluciones.

5.2. Actividades de aprendizaje

El programa que se ofrece al estudiante para ayudarle a lograr los resultados previstos comprende las siguientes actividades...

Clases magistrales (30 horas) (presencial)

En esta actividad se exponen contenidos fundamentales de la materia y se realiza en el aula de forma presencial.

Los contenidos que se trabajan en esta actividad se desarrollan en el apartado 5.3 (programa)

Prácticas de aula (15 horas) (presencial)

En esta actividad se resuelven de manera participativa problemas de aplicación. Se anima a los alumnos a que previamente a la clase resuelvan por su cuenta los problemas que les habrá indicado el profesor.

Prácticas de laboratorio (15 horas) (presencial)

Los alumnos disponen de guiones de prácticas facilitados con antelación por el departamento, que contienen una descripción de los montajes y las pautas para el desarrollo de la actividad. Con el fin de un debido aprovechamiento de la sesión, es necesario que el estudiante acuda a la clase de laboratorio con la práctica que va a hacer debidamente preparada. Las prácticas a realizar son:

1. Introducción al laboratorio de electrónica y al simulador LTSpice

2. Diodos. Fuente de alimentación lineal

3. Control electrónico de la velocidad de un motor DC

4. Generador PWM digital para control electrónico de la velocidad de un motor DC

5. Generador PWM analógico para control electrónico de la velocidad de un motor DC

6. Amplificador de audio

Estudio y trabajo personal (85 horas) (no presencial)

Se incluye en este apartado la elaboración del trabajo previo requerido en la preparación de las prácticas de laboratorio. Es muy importante que el alumno desarrolle de manera constante, y repartido a lo largo de todo el semestre, trabajo personal de estudio y resolución de problemas. Periódicamente se propondrá al estudiante ejercicios y casos a desarrollar por su cuenta, algunos de los cuales se resolverán en las clases presenciales.

Tutorías (presencial)

El estudiante que lo desee acudirá al profesor a plantearle dudas de la asignatura. Para ello el estudiante dispone de un horario de atención de tutorías.

Evaluación (5 horas) (presencial)

Además de la función calificadora, la evaluación también es una herramienta de aprendizaje con la que el alumno testea el grado de comprensión y asimilación que ha alcanzado de la materia.

5.3. Programa

Tema 1. Conocimientos previos

Tema 2. Semiconductores. Diodos

Tema 3. Transistores bipolares

Tema 4. Transistores unipolares

Tema 5. Etapas con transistores

Tema 6. Comutación del transistor

Tema 7. Fundamentos de Electrónica Digital

Tema 8. Amplificador operacional

Tema 9. Etapas no lineales con amplificadores operacionales

Tema 10. Amplificadores

Tema 11. Etapas lineales con amplificadores operacionales

Tema 12. El amplificador operacional real

Tema 13. Respuesta en frecuencia

5.4. Planificación y calendario

Calendario de sesiones presenciales

Las clases magistrales y de problemas y las sesiones de prácticas en el laboratorio se imparten según horario establecido por el centro y es publicado con anterioridad a la fecha de comienzo del curso.

Cada profesor informará inicialmente, y en caso de modificaciones puntuales, de su horario de atención de tutoría.

5.5.Bibliografía y recursos recomendados

BB Malik, Norbert R.. Circuitos electrónicos : análisis, diseño y simulación / N. R. Malik ; traducción, Miguel Angel Pérez García, Mª Antonia Menéndez Ordas, Cecilio Blanco Viejo ; revisión técnica, Juan Meneses Chaus ... [et al.] . - [1^a ed. en español], reimpr. Madrid [etc.] : Prentice Hall, 2003

BB Rashid, Muhammad H.. Circuitos microelectrónicos : análisis y diseño / Muhammad H. Rashid ; revisor técnico de la obra Ricardo García López Madrid [etc.] : Thomson, D.L. 2002

BB Savant, Clement J., Jr.. Diseño electrónico : circuitos y sistemas / C.J. Savant Jr., Martin S. Roden, Gordon L. Carpenter ; traducción, Gabriel Nagore Cázares ; revisión técnica, Jorge Luis Sánchez-Téllez . - 3^a ed. México : Pearson Educación, 2000

BB Storey, Neil. Electrónica : de los sistemas a los componentes / Neil Storey Wilmington, Delaware : Addison-Wesley Iberoamericana, 1995

BB Wakerly, John F.. Diseño digital principios y prácticas / John F. Wakerly ; Traducción Raymundo Hugo Rangel Gutierrez ; Revisión técnica Isabel Quintas . - 1a ed. en español, trad. de 3rd english ed. México [etc] : Pearson, 2001

La bibliografía de la asignatura se podrá consultar a través de este enlace
<http://biblioteca.unizar.es/como-encontrar/bibliografia-recomendada>